

전체 일정표

08:30 ~ 09:00		등록 확인	
Plenary Keynote			
09:00 ~ 09:30		환영사 및 기조 연설	
09:30 ~ 10:00		주권 기술 시대의 AI 반도체: 전략, 규모 및 지속 가능성	초청강연
10:00 ~ 10:20		대한민국 6G 및 AI 네트워크 R&D 추진 전략과 차세대 네트워크 비전	초청강연
10:20 ~ 10:40		미래를 설계하다: 차세대 혁신을 지원하는 키사이트 기술 전략	
10:40 ~ 11:10		데모 부스 투어 및 휴식	
AI Semiconductor		6G	Aerospace & Defense
11:10 ~ 11:40 AI/HPC를 위한 고속 인터페이스 기술 트렌드: Chiplet UCle®와 CPO	초청강연	11:10 ~ 11:30 AI-RAN 글로벌 동향과 대한민국 AI-RAN Global Flagship Project	초청강연
11:40 ~ 12:10 AI 인프라의 대역폭 한계를 넘다: 실리콘 포토닉스와 광 인터커넥트		11:30 ~ 12:00 Single-Channel EVM을 넘어: 6G 시대를 위한 Coherent Two-Channel 측정과 Equalized Channel Capacity	
12:10 ~ 13:20 점심 식사 및 데모 부스 투어		12:00 ~ 13:00 점심 식사 및 데모 부스 투어	11:40 ~ 12:10 방위산업의 미래: 새로운 프론티어를 향한 전략적 대응
		13:00 ~ 13:30 주요 3GPP 인사이트와 미래 무선 기술 방향	
13:20 ~ 13:50 AI 인프라를 위한 PCIe® Gen6/7 및 CXL 인터페이스 검증		13:30 ~ 13:50 AI 기반 6G 혁신 가속화: 비전에서 현실로	13:20 ~ 13:40 비지상 네트워크 NTN: 우주 기반 미션 크리티컬 통신의 새로운 패러다임
13:50 ~ 14:20 AI 성능을 결정하는 메모리 혁신: HBM, SoCAMP 그리고 그 이후		13:50 ~ 14:10 6G NR NTN을 향한 기술 동향 및 솔루션 소개	13:40 ~ 14:00 RF 스펙트럼 모니터링 및 방향 탐지
14:20 ~ 15:00 데모 부스 투어 및 휴식		14:10 ~ 14:30 내장형 반사계를 활용한 차세대 전력 증폭기 측정	14:00 ~ 14:20 증명하는 보안: CMMC 시대, 컴플라이언스를 경쟁력으로 만드는 방법
		14:30 ~ 15:20 데모 부스 투어 및 휴식	14:20 ~ 14:40 NavWar 시대의 PNT 검증 전략
15:00 ~ 15:30 고속 AI 반도체 설계의 핵심: Signal Integrity 검증 전략			14:40 ~ 15:10 데모 부스 투어 및 휴식
15:30 ~ 15:50 반도체 혁신의 시작: 디바이스 특성 분석부터 웨이퍼 검증까지		15:20 ~ 15:40 인간 중심 가상 엔지니어링을 통한 제품 및 제조 검증 가속화	15:10 ~ 15:30 디지털 트윈 기반 RF 네트워크 검증
15:50 ~ 16:10 AI 네트워크와 워크로드 검증의 새로운 접근		15:40 ~ 16:00 RF 및 마이크로파 검증을 위한 중급 네트워크 분석기 포트폴리오	15:30 ~ 15:50 신호의 저장, 재생 및 탐색을 위한 광대역 신호 IQ Data 저장 기법
		16:00 ~ 16:20 광대역 전력 증폭기의 선형화 가능성	15:50 ~ 16:10 동적 시나리오 검증 기반 레이더 설계
16:10 ~ 16:30 이벤트 추천 및 맺음말		16:20 ~ 16:40 이벤트 추천 및 맺음말	16:10 ~ 16:30 이벤트 추천 및 맺음말